

Incrementi di produttività con il processore 1747 SLC 500



Caratteristiche del prodotto

Miglioramenti del set di istruzioni dei Processori SLC-5/03, 5/04, 5/05



Trasferimento a blocchi dell'I/O Remoto

Le nuove istruzioni per il trasferimento a blocchi dell'I/O remoto di lettura e scrittura (BTR/BTW) semplificano l'uso dei dispositivi specializzati nel collegamento con l'I/O remoto. Queste istruzioni sono simili alle istruzioni di trasferimento a blocchi del PLC-5 tranne nel fatto che utilizzano la localizzazione M-File del modulo scanner per I/O remoto SLC-500.

Due istruzioni per la registrazione cronologica

Queste due nuove istruzioni di registrazione cronologica permettono una più accurata temporizzazione in logica discreta. L'istruzione "read high speed clock" (RHC) copia il valore di un temporizzatore dell'SLC-500 con precisione di 10 usec (20 bit) in un intero (16 bit bassi) o una variabile floating point. L'istruzione "time difference" (TDF) accetta in input due valori temporali catturati precedentemente (da RHC) e restituisce il tempo intercorso tra i due valori.

Istruzione di codifica

Questa nuova istruzione di codifica (ENC), facilita la codifica e la decodifica delle sequenze di bit. L'istruzione di codifica è la stessa di quella dei processori Micrologix. L'istruzione accetta in ingresso un intero a 16 bit, cerca il primo "1" (bit) nell'intero e restituisce un valore su 4 bit (BCD) che mostra dove si trova il primo "1".

Istruzione Ramp

Una istruzione (RMP) renderà più facili le applicazioni che richiedono uno speciale regime del motore o una regolazione della posizione della valvola. L'istruzione ramp permette all'utente di inserire il tempo di durata, i valori output di inizio e fine, e il tipo di curva (ad es. Lineare, accelerazione, decelerazione, e curva S).

Istruzioni di confronto bit di un file e rilevamento diagnostica

Le istruzioni di confronto bit di un file e di rilevamento diagnostica sono state aggiunte per semplificare il confronto di grandi blocchi di dati (ad es., dati di diagnostica). L'istruzione per il confronto di sequenze di bit (FBC) confronta i valori di un file di bit con i valori di un file di dati di riferimento. L'istruzione di rilevamento diagnostica (DDT) è simile all'istruzione di confronto di file di bit con la differenza che questa cambia il file di riferimento per allinearsi al file di bit immesso.



Integrazione di marchi prestigiosi dell'automazione industriale

Visitate il nostro sito web www.rockwellautomation.com

Ovunque ne abbiate bisogno, Rockwell Automation vi offre i marchi più prestigiosi nel campo dell'automazione industriale, come i controlli Allen-Bradley, i prodotti a trasmissione elettrica Reliance Electric, i componenti a trasmissione elettromeccanica Dodge ed i programmi Rockwell Software. L'approccio Rockwell Automation, altamente flessibile ed estremamente qualificato, offre ai propri clienti una competitività senza uguali grazie al supporto di una rete mondiale di partner, distributori ed integratori di sistema autorizzati.

Sede Centrale: 1201 South Second Street, Milwaukee, WI 53201-2496, USA, Tel: (1) 414 382-2000, Fax: (1) 414-382-4444

Sede Europea: Boulevard du Souverain 36, 1170 Bruxelles, Belgio, Tel: (32) 2 663 0600, Fax: (32) 2 663 0640

Sedi Italiane: Viale De Gasperi 126, 20017 Mazzo di Rho MI, Tel: (+32-02) 93972.1, Fax: (+32-02) 93972.201

Sedi Italiane: Divisione Componenti, Via Cardinale Riboldi 161, 20037 Paderno Dugnano MI, Tel: (+32-02) 99060.1, Fax: (+32-02) 99043.939

Filiali Italiane: Milano, Torino, Varazze, Padova, Brescia, Bologna, Roma, Napoli



**Rockwell
Automation**